



2 décembre 2016

(16-6608)

Page: 1/2

Conseil des aspects des droits de propriété
intellectuelle qui touchent au commerce

Original: anglais

**NOTIFICATION DES LOIS ET RÉGLEMENTATIONS AU TITRE
DE L'ARTICLE 63:2 DE L'ACCORD SUR LES ADPIC**

SAINT-KITTS-ET-NEVIS: LOI SUR LA PROTECTION DES SCHÉMAS
DE CONFIGURATION (TOPOGRAPHIES) DE CIRCUITS INTÉGRÉS

Membre présentant la notification	SAINT-KITTS-ET-NEVIS
--	-----------------------------

Précisions sur le texte juridique notifié

Intitulé	Loi sur la protection des schémas de configuration (topographies) de circuits intégrés
Objet	Schémas de configuration (topographies) de circuits intégrés
Nature de la notification	<input checked="" type="checkbox"/> Principales lois ou réglementations consacrées à la propriété intellectuelle <input type="checkbox"/> Autres lois ou réglementations
Lien vers le texte juridique	https://members.wto.org/crnattachments/2016/IP/KNA/16_4950_00_e.pdf
Situation de la notification	<input checked="" type="checkbox"/> Première notification <input type="checkbox"/> Modification ou révision du texte juridique notifié <input type="checkbox"/> Remplacement ou consolidation du (des) texte(s) juridique(s) notifié(s)
Références des notifications précédentes	Sans objet
Brève description du texte juridique notifié	Cette loi porte sur la protection des schémas de configuration (topographies) de circuits intégrés ainsi que sur des questions connexes ou accessoires.
Langue(s) du texte notifié	Anglais
Date d'adoption	
Entrée en vigueur	5 novembre 2007

Précisions sur la notification

Date de présentation de la notification	3 novembre 2016
Autres renseignements	

Organisme ou autorité responsable	Office de la propriété intellectuelle
--	---------------------------------------
