



2 de diciembre de 2016

(16-6608)

Página: 1/1

**Consejo de los Aspectos de los Derechos de Propiedad
Intelectual relacionados con el Comercio**

Original: inglés

**NOTIFICACIÓN DE LEYES Y REGLAMENTOS DE CONFORMIDAD CON EL
PÁRRAFO 2 DEL ARTÍCULO 63 DEL ACUERDO SOBRE LOS ADPIC**

SAINT KITTS Y NEVIS: LEY DE PROTECCIÓN DE ESQUEMAS DE
TRAZADO (TOPOGRAFÍAS) DE CIRCUITOS INTEGRADOS

Miembro que presenta la notificación	SAINT KITTS Y NEVIS
---	---------------------

Información sobre el texto jurídico notificado

Título	Ley de protección de esquemas de trazado (topografías) de circuitos integrados
Materia	Esquemas de trazado (topografías) de circuitos integrados
Naturaleza de la notificación	<input checked="" type="checkbox"/> Principales leyes o reglamentos dedicados a la propiedad intelectual <input type="checkbox"/> Otras leyes o reglamentos
Enlace al texto jurídico	https://members.wto.org/crnattachments/2016/IP/KNA/16_4950_00_e.pdf
Situación de la notificación	<input checked="" type="checkbox"/> Primera notificación <input type="checkbox"/> Modificación o revisión del texto jurídico notificado <input type="checkbox"/> Sustitución o refundición del/de los texto(s) jurídico(s) notificado(s)
Referencias de notificaciones anteriores	No se aplica
Breve descripción del texto jurídico notificado	
Ley relativa a la protección de esquemas de trazado (topografías) de circuitos integrados, y a cuestiones conexas o incidentales.	
Idioma(s) del texto jurídico notificado	Inglés
Fecha de adopción	
Entrada en vigor	5 de noviembre de 2007

Información sobre la notificación

Fecha de presentación de la notificación	3 de noviembre de 2016
Otra información	
Organismo o autoridad responsable	Oficina de Propiedad Intelectual